

应科院业界及学界咨询论坛（深圳）

日期：二零零七年九月七日（星期五）
 时间：上午九时十五分至下午五时正
 地点：深圳五洲宾馆
 入场费：免费

建议程序表

9:15 – 9:30	登记
9:30 – 9:45	开幕词 - 深圳市常务副市长刘应力先生
9:45 – 10:00	欢迎词 - 香港特别行政区政府创新科技署署长王锡基先生
10:00 – 10:15	应科院概述 - 应科院暂代行政总裁杨雄哲教授
10:15 – 10:30	休息茶点

四个技术范畴并行会议

会议 一：通讯技术群组

10:30 – 11:00	通讯技术群组核心技术平台介绍 - 应科院通讯技术群组副总裁及研发群组总监易芝玲博士
11:00 – 11:30	核心技术项目 1：多模多功能通讯技术及可重置正交频分复用（OFDM）
11:30 – 12:00	核心技术项目 2：低功耗高效无线电接入及实用多天线
12:00 – 13:30	午膳
13:30 – 14:10	核心技术项目 3：微型化技术 - 可重置天线、组件材料及热管理技术
14:10 – 14:45	核心技术项目 4：服务及应用技术平台
14:45 – 15:00	休息茶点
15:00 – 16:00	讨论、回应及问卷调查
16:00 – 17:00	一对一业务配对洽谈
17:00	会议完毕

会议 二：企业与消费电子群组

10:30 – 11:00	企业与消费电子群组核心技术平台介绍 - 应科院企业与消费电子群组副总裁及研发群组总监赵盛章博士
11:00 – 11:20	核心技术项目 1：普及服务技术
11:20 – 11:40	核心技术项目 2：多媒体通信技术
11:40 – 12:00	核心技术项目 3：便携式媒体技术
12:00 – 13:30	午膳
13:30 – 13:55	核心技术项目 4：家庭媒体网络技术
13:55 – 14:20	核心技术项目 5：数字广播电视技术
14:20 – 14:45	核心技术项目 6：多媒体系统芯片技术
14:45 – 15:00	休息茶点
15:00 – 16:00	讨论、回应及问卷调查
16:00 – 17:00	一对一业务配对洽谈
17:00	会议完毕

会议 三：集成电路设计群组

10:30 – 11:00	集成电路设计群组核心技术平台介绍 - 应科院集成电路设计群组副总裁及研发主管招炳耀先生
11:00 – 11:30	核心技术项目 1：便携式类比混合讯号设计
11:30 – 12:00	核心技术项目 2：系统芯片技术
12:00 – 13:30	午膳
13:30 – 14:10	核心技术项目 3：组件技术 - 高电压的模拟制作
14:10 – 14:45	核心技术项目 4：静电放电（ESD）技术
14:45 – 15:00	休息茶点
15:00 – 16:00	讨论、回应及问卷调查
16:00 – 17:00	一对一业务配对洽谈
17:00	会议完毕

支持机构

深圳市科技和信息局



会议 四：材料与构装技术群组

10:30 – 11:15	材料与构装技术群组核心技术平台介绍 - 应科院材料与构装技术群组副总裁及研发群组总监吴恩柏博士
11:15 – 12:00	核心技术项目 1：发光二极管（LED）技术
12:00 – 13:30	午膳
13:30 – 14:10	核心技术项目 2：先进封装技术
14:10 – 14:45	核心技术项目 3：光电子组件
14:45 – 15:00	休息茶点
15:00 – 16:00	讨论、回应及问卷调查
16:00 – 17:00	一对一业务配对洽谈
17:00	会议完毕